

【 NCS 기반 채용 직무 설명자료 】

한국전자통신연구원		분 류 체 계	구분	연구원 자체 직무분석을 통해 도출
채용 분야	일반연구직		기술분야	소재부품
채용 예정 인원	0명 이내		대분류	ICT소재부품
			중분류	신기능 소재/소자/공정
기관 소개	한국전자통신연구원은 정보, 통신, 전자, 방송 및 관련 융합기술 분야의 핵심·미래기술을 연구개발하고, 성장동력 창출 및 성과확산을 통해 국가경제·사회 발전에 기여함			
전형 절차	서류전형 → 전공세미나(전공면접) → 종합면접(인·적성검사 포함) → 임용			
직무 수행 내용	○ 차세대 뉴로모픽 소자용 신소재 설계 및 제작 공정 기술 개발 ○ 차세대 뉴로모픽 소자/시스템 설계, 모델링 및 집적 공정 기술 개발 ○ 차세대 뉴로모픽 소자/시스템 측정, 분석 및 동작 알고리즘 기술 개발			
근무지	한국전자통신연구원 본원(대전광역시 유성구 가정로 218 한국전자통신연구원)			
일반 요건	연령, 성별	○ 연령: 무관 ○ 성별: 무관		
	논문	○ 접수마감일 기준 최근 5년 이내의 SCIE급 이상 논문 혹은 이에 준하는 국제학술대회 발표논문 실적 1건 이상 보유자 ※ 실적은 제1저자이거나 교신저자인 경우에만 인정		
	기타	○ 국가공무원법 제33조 및 연구원 규정에 의한 임용 결격사유가 없는 자		
교육 요건	학력	○ 석사이상 ※ 2019년 5월 31일까지 국내외 석사학위 취득자 포함(학위증명서 수여일 기준)		
관련 경력	○ 차세대 뉴로모픽 소자 연구 유경험자(신소재/신소자 설계, 공정, 측정, 분석 부분)			
필요 지식	○ 차세대 뉴로모픽 소자용 신소재/신구조 설계, 소재 증착, 소자 제작용 반도체 공정에 대한 지식 ○ 차세대 뉴로모픽 소자 설계, 모델링, 집적화 반도체 공정, 측정, 분석에 대한 지식 ○ 차세대 뉴로모픽 아키텍처/시스템 설계와 동작 알고리즘, 시뮬레이션, 측정과 응용에 대한 지식			

필요 기술	<ul style="list-style-type: none"> ○ 차세대 뉴로모픽 소자용 소재 설계 및 대면적 공정 관련 기술 ○ 상용 프로그램 등을 이용한 차세대 뉴로모픽 소자 설계와 모델링 기술, 단일 또는 어레이 소자 제작, 특성 측정, 분석 및 추출 기술 ○ 상용 프로그램 등을 이용한 차세대 뉴로모픽 시스템 설계 및 동작 알고리즘, 시뮬레이션 기술
직무 수행 태도	<ul style="list-style-type: none"> ○ 연구협업을 위한 소통과 개방적 태도 ○ 선제적 혁신 및 도전 의지 ○ 엄격한 직업 윤리의식과 합리적 사고 등
직업 기초 능력	<ul style="list-style-type: none"> ○ 의사소통능력, 대인관계능력, 수리능력, 문제해결능력, 자기개발능력, 자원관리 능력, 조직이해능력, 정보능력, 기술능력, 직업윤리
기타	<ul style="list-style-type: none"> ○ 참고사이트 : www.ncs.go.kr ※ 위 내용은 NCS 미개발 직무로 한국전자통신연구원의 별도 직무분석을 통해 도출되었습니다. 향후 NCS 개발동향과 기관 주요사업 변경 등 내·외부 상황에 따라 변경될 수 있음을 양지하여 주시기 바랍니다. ○ 상기 직무는 지원자가 입사 시 수행할 대표 전문 분야의 직무이며, 입사 후 해당 직무 외 관련된 타 직무도 수행할 수 있습니다.